

組込みソフトウェア開発における イン-デザイン モデル検査

- 設計工程における仕様書のモデル検査の提案 -

関西電力株式会社 電力技術研究所

篠崎 孝一

独立行政法人 産業技術総合研究所
システム検証研究ラボ

水口 大知

東光精機株式会社 NW機器開発部

石井 健志



概要

イン-デザイン モデル検査の提案

ソフトウェア開発の設計工程で、仕様書のモデル検査を行う
仕様書の不備、早期検出 修正を目指す。

イン-デザイン モデル検査の試行

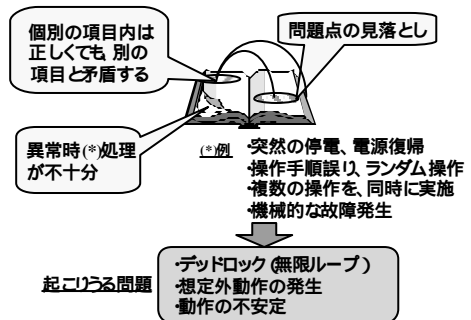
実際の組込みソフトウェア開発について試行した
モデル検査の導入教育を実施した。
開発者とモデル検査技術者が協力して検査を実施した。
現実的な時間で、導入して検査結果が得られる

発表の構成

1. イン-デザイン モデル検査
2. ソフトウェア開発工程への適用
3. 仕様書のモデル化
4. モデル検査の実施
5. 実施結果
6. 今後の取り組み



仕様書の問題点

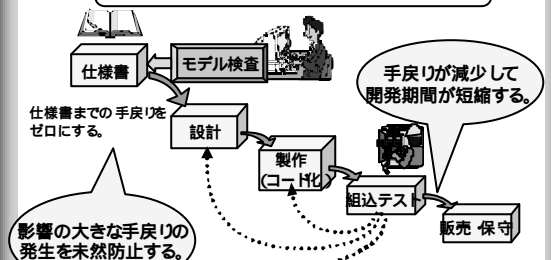


仕様書のチェック



イン-デザイン モデル検査とは

設計段階で、仕様書の内容をモデル検査することにより、問題点を解消して設計の品質を上げる。



JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

モデル検査の特徴

網羅的な検査ができる

- モデルと検査項目だけ記述すればよい
- ツールが全ての状態遷移をつくって計算
- テストパターンが必要ない

検査ツール
として強力

状態数が巨大なモデルは扱えない

- メモリアオーバーや計算の発散が起こる
- 検査の精度とモデルの状態数の板ばさみ

仕様書の検査
なら実用可能

仕様書のモデル検査は、ソフトウェア開発の効率化 品質向上に大きく寄与できる

2004/1/27

JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

イン-デザイン モデル検査の流れ

The flowchart shows the process from specification to automated checking. It starts with '仕様書' (Specification) leading to '状態遷移図の作成' (State Transition Diagram Creation). This leads to '検査項目' (Check Items) and '時相論理式の作成' (Temporal Logic Formula Creation). The logic formulas are then used to create '検査プログラム' (Check Programs). These programs are added to the '検査ソフトによる自動検査' (Automated Checking by Check Software). The results are fed back into the '仕様書' for refinement.

出力結果

時相論理式 1 true
 時相論理式 2 true
 時相論理式 3 true
 時相論理式 4 false
 (falseの事例)

2004/1/27

JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

本研究でのモデル検査体制

ソフトウェア開発者

開発システム OK
モデル検査 ?

モデル検査研究者

開発システム ?
モデル検査 OK

協力体制

実際に開発中のプログラム仕様書

2004/1/27

JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

表1 モデル検査の教育

モデル検査の考え方	8時間
モデル検査言語 (SMV)	30時間
モデル検査例題演習	50時間
合計 88時間	

言語: SMV, Spin, etc.

わからな
い!!
使えな
い!!

next(a) := {1,2,3};
次は、1,2,3のどれか?

2004/1/27

JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

表2 モデル検査対象

CPU	8bit
OS	搭載せず
割り込み要因	8種類
記述言語	C言語
モデル検査対象	約600行
ステップ数	約600行 (全3500行のうち)

2004/1/27

JaSST 2004
ソフトウェア開発者のための講座
KEPCO / AIST / TOKO

図3 モデル組み合わせの例

実機の構成

ソフトウェア
↕
ハードウェア
↑
外部入力

モデル構成

ソフトウェア
モデル
↕
ハードウェア
外部入力
モデル

仕様書のモデル化には、
ノウハウが沢山あることが判明

2004/1/27

発表の構成

1. インデザイン モデル検査
2. ソフトウェア開発工程への適用
3. 仕様書のモデル化
4. モデル検査の実施
5. 実施結果
6. 今後の取り組み



表3 使用した計算機環境



CPU	32 bit
動作周波数	3GHz
メモリー	4GB

表4 ソースコードに対するSMVデータ

項目		数量
C言語のソースコード		約 60行
SMVソースコードの行数	ハード部分	約 70行
	ソフト部分	約 1200行
SMVでの状態数		約 3000万

表5 モデル検査に要した時間

作業内容	項目	時間
仕様書のモデル化	ハード部分	4
	ソフト部分	2
モデルのコード化	ハード部分	2
	ソフト部分	4
モデル検査 (SMVの実行時間)		132
検査結果「false」の反例解析		16

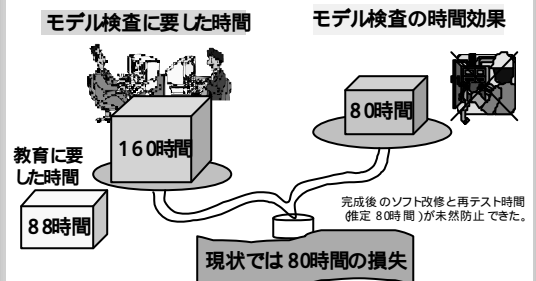
合計 160時間

表6 検出できた不備の要因

不備の要因	件数
開発者が想定していない変数に対する不正なアクセス	3
開発者が想定していない割り込みの発生	1
開発者が想定していない外部入力	1
割り込み処理のオーバーヘッド	1
仕様書の記入不足	1



モデル検査の効果算定



イン・デザイン モデル検査の実用性

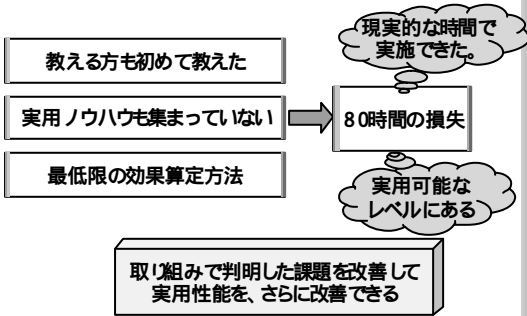


表7 イン・デザイン モデル検査の課題

項目	説明
1.導入教育の効率化	専門書はあるが、実用面に重点を置いた教材がない。
2.モデル化のノウハウ蓄積	最初からノウハウを知っていれば、もっと効率的に実施できた。
3.検査手法の操作性向上	モデル検査器 (SMV)の操作性が悪い。

今後の取り組み

- ・開発者向けの教材開発
- ・モデル化ノウハウの習得と蓄積
- ・モデル検査器の操作性の改善
- ・検査を行う仕様書のレベル (上/下流) の指標検討

産業技術総合研究所システム検証研究ラボ
を中心に企業向けセミナーを準備中